

Summer School

Nano and Giga Challenges in Electronics

Research and Development Opportunities
Jagiellonian University, Faculty of Chemistry
Main Auditorium, Krakow, ul Ingardena 3

September 16 and 17, 2004, 9am – 5pm

Lectures:

NanoCMOS Simulation: Every Atom Counts

Asen Assenov, University of Glasgow, Glasgow, UK.

Novel Materials for Future Transistor Generations

Gennadi Bersuker, SEMATECH International, Austin, TX, USA.

Nanolithographic technologies: Climbing mountain from various pathways

Yong Chen, University of California, Los Angeles, CA, USA.

Silicon on Insulator Technologies

Sorin Cristoloveanu, ENSERG, Grenoble, France.

Atomic Jewelry: Exploring Epitaxial Technologies for Silicon's Future

Jean Fompeyrine, IBM Research, Zurich, Switzerland.

Junctions in Molecular and Nano-Electronics

Eric Garfunkel, Rutgers University, Piscataway, NJ, USA.

Hybrid Semiconductor/Molecular Integrated Circuits: Prospects and Problems

Konstantin Likharev, Stony Brook University, New York, NY, USA.

Silicon Nanocrystals: Physics and Memory Technology

Ramachandran Muralidhar, Freescale Semiconductor, Austin, TX, USA

Practical Redundant Designs for Nano-Architectures

Sandip Roy, Washington State University, EECS, Pullman, WA, USA

Selected Fundamental Aspects of Electronic Properties of Nanosystems

Józef Spałek, Institute of Physics, Jagiellonian University, Kraków, Poland

Sensing of Nanostructures by High Resolution Scanning Probes

Marek Szymoński, NANOSAM, Institute of Physics, Jagiellonian University, Kraków, Poland

Ultra-Nanoindentation: real nanomechanics at true nanoscale

Thomas Wyrobek, Hysitron, Minneapolis, MN, USA.

Szkoła Letnia (Summer School) jest częścią Międzynarodowego Forum na temat: *Wyzwania Nano i Giga w Mikroelektronice* (Nano and Giga Challenges in Microelectronics – NGCM2004). Szczegóły i rejestracja na naszej witrynie internetowej: <http://asdn.net/ngcm2004/school>. Czołowi naukowcy z uniwersytetów i przemysłowych placówek badawczych przedstawią aktualne tematy badawcze i wyzwania naukowe stawiane przez Elektronikę. Szkoła sponsorowana jest przez Uniwersytet Jagielloński i FQS Poland. Choć wstęp na Szkołę jest wolny dla studentów, naukowców i inżynierów z Polski, wymagana jest jednak wcześniejsza rejestracja. Dodatkowe pytania proszę kierować do Pań: Joanny Trybały, trybala@fqspl.com.pl, albo Katarzyny Graczyk, katarzyna@fqspl.com.pl, pod numerem (+48 12) 429 43 45.